

(19)日本国特許庁(JP)

(12)公開特許公報(A)

(11)特許出願公開番号

特開平6-152301

(43)公開日 平成6年(1994)5月31日

(51)Int.Cl.⁵

H03H 7/25

識別記号

庁内整理番号

8321-5J

FI

技術表示箇所

審査請求 未請求 請求項の数7(全 4 頁)

(21)出願番号 特願平4-303964

(22)出願日 平成4年(1992)11月13日

(71)出願人 000003757

東芝ライテック株式会社

東京都品川区東品川四丁目3番1号

(72)発明者 寺井 孝

東京都港区三田一丁目4番28号 東芝ライ

テック株式会社内

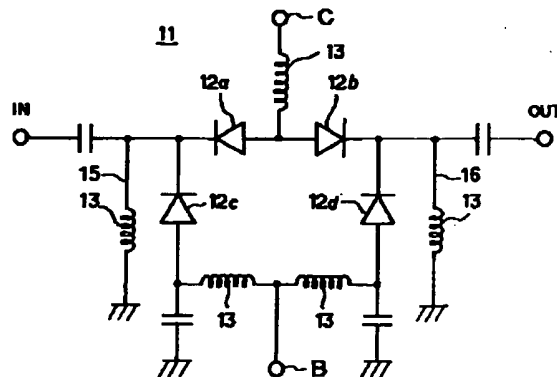
(74)代理人 弁理士 波多野 久 (外1名)

(54)【発明の名称】 アッテネータ

(57)【要約】

【目的】アッテネータを低電圧で駆動する。

【構成】直流の印加電圧に応じて抵抗値を変えるPINダイオード12a~12dに接続される抵抗を、インダクタンス素子である高周波チョークコイル13に置換する。



【特許請求の範囲】

【請求項1】 直流の印加電圧に応じて抵抗値を変えるPINダイオードと、インダクタンス素子とを有することを特徴とするアッテネータ。

【請求項2】 直流の印加電圧に応じて抵抗値を変えるPINダイオードを有する直流電圧配線と、前記PINダイオードに交流信号を印加するための入力端子および出力端子と、前記直流電圧配線の少なくとも前記入力端子側か前記出力端子側のいずれか一方に接地配線を設けたアッテネータにおいて、前記接地配線の途中にはインダクタンス素子が接続されていることを特徴とするアッテネータ。

【請求項3】 直流の印加電圧に応じて抵抗値を変える少なくとも1つのPINダイオードを有する直流電圧配線と、前記直流電圧配線に可変可能な電圧を印加するためのコントロール端子と、前記直流電圧配線にバイアス電圧を印加するためのバイアス端子と、前記PINダイオードに交流信号を印加するための入力端子および出力端子と、前記交流信号の印加により交流信号のみが流れる配線部と、前記直流電圧配線の少なくとも前記入力端子側か前記出力端子側のいずれか一方に接地配線を設けたアッテネータにおいて、前記接地配線の途中と、全ての前記PINダイオードおよび前記交流信号のみが流れる配線部よりも前記コントロール端子側および前記バイアス端子側のそれぞれにインダクタンス素子が接続されていることを特徴とするアッテネータ。

【請求項4】 直流の印加電圧に応じて抵抗値を変えるPINダイオードと抵抗とを有するアッテネータにおいて、前記抵抗を、インダクタンス素子に置換したことを特徴とするアッテネータ。

【請求項5】 インダクタンス素子が高周波チョークコイルであることを特徴とする請求項1ないし請求項4のいずれか1項に記載のアッテネータ。

【請求項6】 インダクタンス素子はインダクタンスの異なる複数のものを並列に接続したことを特徴とする請求項1ないし請求項4のいずれか1項に記載のアッテネータ。

【請求項7】 インダクタンス素子はインダクタンスの異なる複数のものを並列に接続し、前記インダクタンス素子のうちの幾つかを除いてはコンデンサと直列に接続されていることを特徴とする請求項1ないし請求項4のいずれか1項に記載のアッテネータ。

【発明の詳細な説明】

【0001】

【産業上の利用分野】本発明は自動車電話、携帯電話等の移動体通信機器用に好適なアッテネータに係り、特に、低電圧駆動を図ったアッテネータに関する。

【0002】

【従来の技術】従来、自動車電話や携帯電話等の移動体通信機器等に組み込まれるアッテネータの一例として

は、図4に示すものがある。

【0003】このアッテネータ1は減衰量を適宜制御し得る可変型であり、複数のPINダイオード2a, 2b, 2c, 2dをいわば π 形に配置して接続している。

【0004】そして、これらPINダイオード2a~2dに、所定のバイアス電圧をバイアス端子Bから印加すると共に、所定の制御用直流電圧をコントロール端子Cから印加し、この制御用直流電圧を適宜制御することにより、これらPINダイオード2a~2dの抵抗値をそれぞれ制御して入力信号の減衰量を所定値に制御し、この減衰量により入力信号を減衰させて出力端outから出力するようになっている。

【0005】

【発明が解決しようとする課題】ところで、自動車電話や携帯電話等の移動体通信機器等では小型軽量の電池により駆動されることが多いので、アッテネータ1に対しても低電圧で駆動することが要請されている。

【0006】しかしながら、前記した従来のアッテネータ1では、伝播される信号の損失を少なくし、また回路の機能を向上させるために複数の抵抗3, 3...を有し、ここで生ずる電圧降下が大きいために、コントロール端子Cに印加する制御用の直流電圧が例えば3Vを超えており、低電圧で駆動することが困難であるという課題がある。

【0007】そこで本発明はこのような事情を考慮してなされたもので、その目的は、低電圧で駆動することができるアッテネータを提供することにある。

【0008】

【課題を解決するための手段】本発明は前記課題を解決するために次のように構成される。

【0009】本願の請求項1に記載の発明（以下、第1の発明という）は、直流の印加電圧に応じて抵抗値を変えるPINダイオードと、インダクタンス素子とを有することを特徴とする。

【0010】また、本願の請求項2に記載の発明（以下、第2の発明という）は、直流の印加電圧に応じて抵抗値を変えるPINダイオードを有する直流電圧配線と、前記PINダイオードに交流信号を印加するための入力端子および出力端子と、前記直流電圧配線の少なくとも前記入力端子側か前記出力端子側のいずれか一方に接地配線を設けたアッテネータにおいて、前記接地配線の途中にはインダクタンス素子が接続されていることを特徴とする。

【0011】さらに、本願の請求項3に記載の発明（以下、第3の発明という）は、直流の印加電圧に応じて抵抗値を変える少なくとも1つのPINダイオードを有する直流電圧配線と、前記直流電圧配線に可変可能な電圧を印加するためのコントロール端子と、前記直流電圧配線にバイアス電圧を印加するためのバイアス端子と、前記PINダイオードに交流信号を印加するための入力端

子および出力端子と、前記交流信号の印加により交流信号のみが流れる配線部と、前記直流電圧配線の少なくとも前記入力端子側が前記出力端子側のいずれか一方に接地配線を設けたアッテネータにおいて、前記接地配線の途中と、全ての前記PINダイオードおよび前記交流信号のみが流れる配線部よりも前記コントロール端子側および前記バイアス端子側のそれぞれにインダクタンス素子が接続されていることを特徴とする。

【0012】さらにまた、本願の請求項4に記載の発明（以下、第4の発明という）は、直流の印加電圧に応じて抵抗値を変えるPINダイオードと抵抗とを有するアッテネータにおいて、前記抵抗を、インダクタンス素子に置換したことを特徴とする。

【0013】また、本願の請求項5に記載の発明（以下、第5の発明という）は、インダクタンス素子が高周波チョークコイルであることを特徴とする。

【0014】さらに、本願の請求項6に記載の発明（以下、第6の発明という）は、インダクタンス素子はインダクタンスの異なる複数のものを並列に接続したことを特徴とする。

【0015】さらにまた、本願の請求項7に記載の発明（以下、第7の発明という）は、インダクタンス素子はインダクタンスの異なる複数のものを並列に接続し、前記インダクタンス素子のうちの幾つかを除いてはコンデンサと直列に接続されていることを特徴とする。

【0016】

【作用】

〈第1～第5の発明〉従来の抵抗に置換された高周波チョークコイル等のインダクタンス素子は、PINダイオードに印加される直流電圧に対しては非常に低い低抵抗となるので、ここでの電圧降下を低減することができる。

【0017】したがって、PINダイオードを低電圧で駆動することができるので、アッテネータを低電圧で駆動することができる。

【0018】〈第6、7の発明〉インダクタンスを異にする高周波チョークコイル等の複数のインダクタンス素子を並列に接続し、または、これらインダクタンスにコンデンサをそれぞれ直列に接続したので、リアクタンスを増大させずに共振点を多く持たせることができる。このために、アッテネータを広帯域で使用することができる。

【0019】

【実施例】以下、本発明の実施例を図面に基づいて説明する。

【0020】図1は本願第1～第5の発明を含む一実施例の回路図であり、図において、アッテネータ11は減衰量を適宜制御し得る可変型であり、例えば4つのPINダイオード12a～12dをいわば π 形に配置して接続している。

【0021】これらPINダイオード12a～12dには、バイアス電圧をバイアス端子Bから印加すると共に、可変が可能な直流の制御用電圧をコントロール端子Cからそれぞれ印加するようになっている。

【0022】PINダイオード12a～12dは印加される直流の制御用電圧に応じて抵抗値を変えることにより、入力端inから入力される交流信号の減衰量を連続的に制御するものであり、高周波信号を減衰させる際の歪みが少ないという特徴を有する。

10 【0023】そして、コントロール端子C側、バイアス端子B側および入、出力端in, out側に、インダクタンス素子である高周波チョークコイル13をそれぞれ電気的に接続している。これら高周波チョークコイル13は図4で示す従来のアッテネータ1の各抵抗3に相当するものである。

【0024】したがって、これら高周波チョークコイル13…は、これらに印加される制御用の直流電圧に対しては非常に低い低抵抗となるので、ここでの電圧降下が低減する。このために、直流の制御用電圧を低くしても、PINダイオード12a～12dを駆動することができるので、アッテネータ11を低電圧で駆動することができる。

20 【0025】なお、これら高周波チョークコイル13…を、図2に示すRFC並列回路14にそれぞれ置換してもよい。このRFC並列回路14は複数の高周波チョークコイルL1, L2, L3…Lnのうち、例えば図2中左端の高周波チョークコイルL1を除くものにコンデンサCをそれぞれ直列に接続した複数の直列回路を、並列に接続した並列回路であり、各コンデンサCの容量も各々異にしている。これら高周波チョークコイルL1～Lnは、図4に示すようにインダクタンスをそれぞれ異にしているうえに、各コンデンサの容量が各々異なるので、各共振点をそれぞれ異にしている。

【0026】したがって、このRFC並列回路14は複数の共振点を持っているので、高周波入力信号に対する減衰帯域を拡大することができる。つまり、アッテネータ11を広帯域で使用することができる。

40 【0027】また、前記実施例では図4で示す従来のアッテネータ1の全抵抗3…を高周波チョークコイル13に全て置換した場合について説明したが、本発明はこれに限定されるものではなく、例えば入力端in側の接地配線15または出力端out側の接地配線16の少なくとも一方のみの途中に高周波チョークコイル13を介して、残りは従来通り抵抗のままでもよい。

【0028】なお、前記実施例ではいわゆる π 形のアッテネータについて説明したが、本発明はこれに限定されるものではなくアッテネータ一般に適用される。

【0029】

50 【発明の効果】以上説明したように本願第1～第5の発明は、従来のアッテネータの抵抗を高周波チョークコ

ル等のインダクタンス素子に置換したので、PINダイオードに印加される制御用の直流電圧に対してはこれらインダクタンス素子が非常に低い抵抗となるので、ここの電圧降下を低減することができる。

【0030】したがって、PINダイオードを低電圧で駆動することができるので、このアッテネータを低電圧で駆動することができる。

【0031】また、本願第6、7の発明は、インダクタンスを異にする複数の高周波チョークコイル等のインダクタンス素子を並列に接続し、またはこれらインダクタンスにコンデンサをそれぞれ直列に接続したので、リアクタンスを増大させずに、共振点を多く持たせることができる。このために、アッテネータを広帯域で使用する

ことができる。

【図面の簡単な説明】

【図1】本願第1、第2の発明を含む一実施例の回路図。

【図2】本願第3の発明の要部回路図。

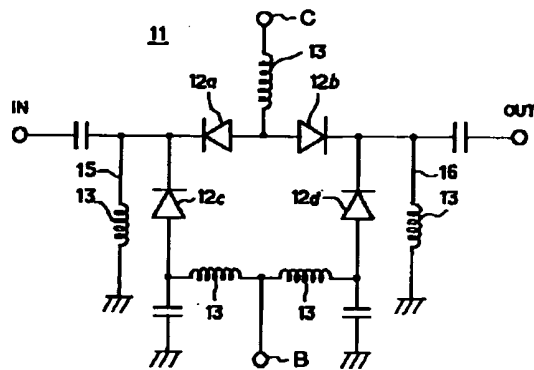
【図3】図2で示す高周波チョークコイルの周波数特性を示すグラフ。

【図4】従来のアッテネータの回路図。

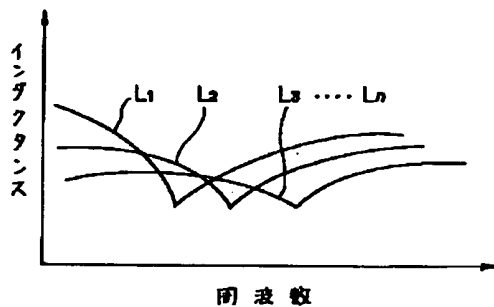
【符号の説明】

- 10 11 アッテネータ
12 a～12 d PINダイオード
13 高周波チョークコイル
14 RFC並列回路

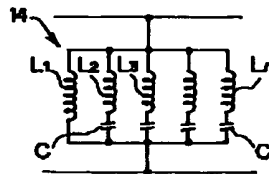
【図1】



【図3】



【図2】



【図4】

